

Čítač

Jednou z možností realizace čítače je sériové řazení JK-klopných obvodů. Vstup prvního klopného obvodu slouží jako vstup čítače, jeho výstup je jednak vyveden jako výstup čítače pro nejnižší řád čísla udávajícího počet prošlých pulsů a jednak je veden na vstup následujícího JK-klopného obvodu. Výstup každého dalšího klopného obvodu je opět připojen na vstup následujícího a zároveň slouží jako výstup čítače pro vyšší bity. Vstupy J a K všech klopných obvodů jsou spojené a mají úroveň $\log l$. JK-klopné obvody mají tu vlastnost, že hodnota na jejich výstupu se mění se sestupnou hranou vstupního signálu, což má za následek, že se na výstupech čítače znázorní v binárním kódu počet prošlých pulsů na vstupu.

Funkce JK-klopného obvodu je pospána v sekci „Programy-digitální-klopné obvody“.